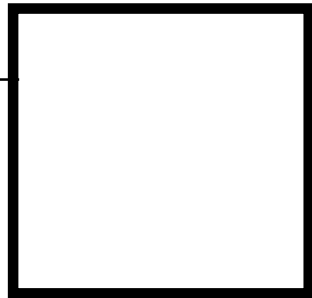


## Módulo de entrada analógica para PLC SCD80/SCD800

2CDEACELX16: -Entrada de celda de carga de 16 Bits.



### 1.DESCRIPCION DEL PRODUCTO:

Entrada analógica para medición de tensión con 16 bit de resolución no aislada, orientada a celdas de carga y señales hasta 20mV.

### 2.TIPOS DE FUENTE DE SEÑALES MEDIBLES:

Todo dispositivo que entregue tensión entre 0 y 20m Vcc.

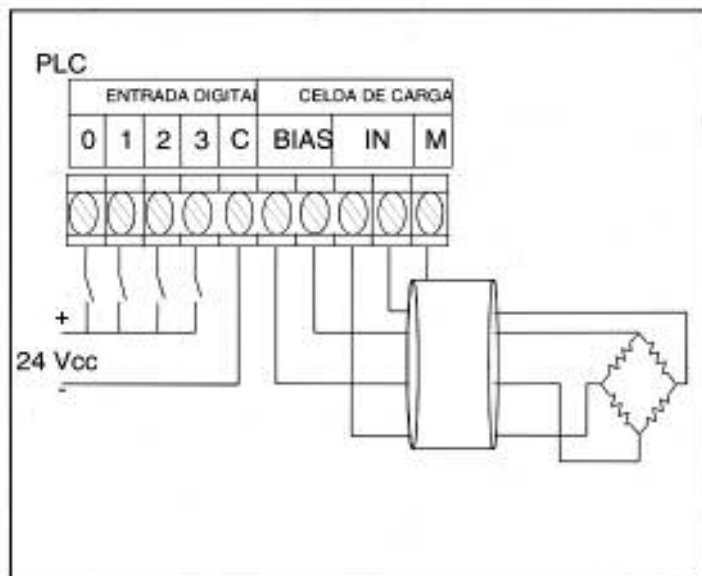
### 3.DESCRIPCION DE FUNCIONAMIENTO:

El módulo consta de 1 entrada analógica para medición de tensión hasta 20mV orientada a celdas de carga. La entrada está protegida contra inversión de polaridad y sobretensión (acorde al rango de medición), y posee un filtro pasa-bajos para eliminación de ruidos de alta frecuencia.

El valor analógico de la entrada es convertido a un número digital que representa su magnitud con una resolución de 16 bit (hasta 60000 partes). El módulo provee una tensión estabilizada de 10V para polarizar una sola celda de carga de 350 ohm.

Cuatro entradas digitales para usos generales se incluyen en la placa, que cuenta con una indicación luminosa cada una. Las entradas están aisladas del PLC y están referidas a un mismo común.

Las entradas pueden activarse con tensión positiva o negativa con respecto al común. Debe elegirse una misma polaridad para todas las entradas. El programa de usuario del PLC se encarga de leer los datos.



Conexionado

Forma de ordenarlo  
2CDEACELX16

### 5. RECOMENDACIONES PARA SU CORRECTO USO:

Evitar temperaturas superiores a la especificada. No se debe pasar los cables de entrada al dispositivo junto a cables que manejen potencia, como el caso de línea de fuerza trifásica, salida de variadores de velocidad, generadores de RF o alta tensión. No montar junto a variadores de velocidad, generadores de RF o alta tensión.

Evitar salpicado o inmersión en líquidos y/o vapores corrosivos. Montar en ambientes libres de polvo, partículas metálicas, insectos y condensación de humedad.

No debe caer sobre el dispositivo virutas metálicas o trosos de cable.

### CARACTERISTICAS ELECTRICAS

PARAMETRO	VALOR	
Error de entrada a 25°	+0,0085% FSR	1
Max. error en todo el rango de tem.	+0,01% FSR	1
Resolución	16 bits	1
Valor de LSB	0,000333 m V	1
Sobrecarga max. no destructiva	10V	1
Tipo de protección	Resistiva con semiconductor	
Tiempo de respuesta	100mS	1
Tensión de entrada para FRS	0,02V	1
Frecuencia de filtro de entrada	100Hz (aprox)	1
Ruido	+0,0085% FSR	1
Resistencia de entrada	2200 ohm	2
Tensión de entrada activada	6V (aprox.)	2
Tensión de entrada desactivada	3V (aprox.)	2
Tensión de entrada máxima	30V	2
Tensión de aislación en servicio	1000V	2
Longitud de cableado	2mts	
Rango de temperatura	0-50 °c	
Humedad relativa no condensada	90%	

#### NOTAS:

1Entrada Analógica.  
2Entrada Digital.  
FSR: fondo de escala.  
RF: radiofrecuencia.

#### TABLA I

### 6. REQUERIMIENTOS DE INSTALACION:

Por ser un dispositivo no aislado adopta el estado del PLC. Si los dispositivos a ser medidos tuviesen fugas de corriente de línea, se recomienda poner a un mismo punto de tierra el dispositivo y el PLC usando cableado directo. Siempre es necesario utilizar blindaje.

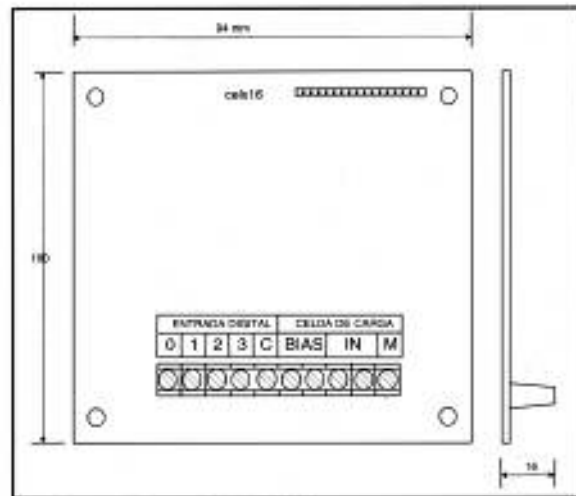
### 7. TESTEO:

No es capaz de medir tensión con polaridad invertida.

Utilizar valores de la tabla siguiente (tabla II) para comprobar el correcto funcionamiento de la Placa:

ENTRADA TENSION	VALOR DIGITAL
0mV	0
10mV	30000
20mV	60000

TABLA II



Plano Físico

### 8. PROBLEMAS Y SUS POSIBLES SOLUCIONES:

El testeo de las entradas consiste en polarizarlas con una tensión y monitorear el PLC para corroborar el valor leído. La placa debe estar bien enchufada en el PLC y bien declarada en el programa de usuario de PLC (modelo y número de slot).

### 9. EL EMBALAJE DE LA PLACA 2CDEACELX16 INCLUYE:

-Módulo de una entrega analógica de 16 bits, alimentación 10Vcc para celda de carga, 4 entradas digitales para PLC CAIPE.

-Etiqueta autoadhesiva para identificación en tapa de PLC.



#### ADVERTENCIA:

- No efectuar trabajos de cableado con el equipo encendido.
- Esta placa debe estar sujeta con sus tornillos en el chasis.